

Card edge connector

Test points

FRAME# delay

M12V	O	TCK	B1	B1	A1	TRST#
			B2	B2	A2	TMS
			B3	B3	A3	TDI
			B4	B4	A4	TDO
			B5	B5	A5	VCC
			B6	B6	A6	INTA#
			B7	B7	A7	INTB#
			B8	B8	A8	INTC#
			B9	B9	A9	VCC
			B10	B10	A10	REQ#
			B11	B11	A11	GNT#
			B12	B12	A12	VCC
			B13	B13	A13	PCIRST#
			B14	B14	A14	VCC
			B15	B15	A15	PCIRST#
			B16	B16	A16	VCC
			B17	B17	A17	GNT#
			B18	B18	A18	VCC
			B19	B19	A19	GNT#
			B20	B20	A20	AD30
			B21	B21	A21	AD28
			B22	B22	A22	AD26
			B23	B23	A23	AD26
			B24	B24	A24	AD24
			B25	B25	A25	AD24
			B26	B26	A26	AD26
			B27	B27	A27	V3
			B28	B28	A28	AD20
			B29	B29	A29	AD20
			B30	B30	A30	AD18
			B31	B31	A31	AD18
			B32	B32	A32	AD16
			B33	B33	A33	V3
			B34	B34	A34	FRAME#
			B35	B35	A35	TRDY#
			B36	B36	A36	TRDY#
			B37	B37	A37	STOP#
			B38	B38	A38	V3
			B39	B39	A39	SDONE
			B40	B40	A40	SDONE
			B41	B41	A41	SBO#
			B42	B42	A42	PAR
			B43	B43	A43	AD15
			B44	B44	A44	V3
			B45	B45	A45	AD13
			B46	B46	A46	AD13
			B47	B47	A47	AD11
			B48	B48	A48	AD11
			B49	B49	A49	AD9
			B52	B52	A52	CBE#0
			B53	B53	A53	V3
			B54	B54	A54	AD6
			B55	B55	A55	AD4
			B56	B56	A56	AD4
			B57	B57	A57	AD2
			B58	B58	A58	AD2
			B59	B59	A59	VCC
			B60	B60	A60	REQ64#
			B61	B61	A61	VCC
			B62	B62	A62	VCC

